

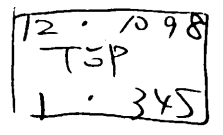
これはRλカが111-分  
遅いので



回路変更

- 手順 (101) bit 3
- 0500の+εは必ず
  - 0610の5から0500の4へ接続
- スニ

回路



レジスタビット保持

λ論理反転

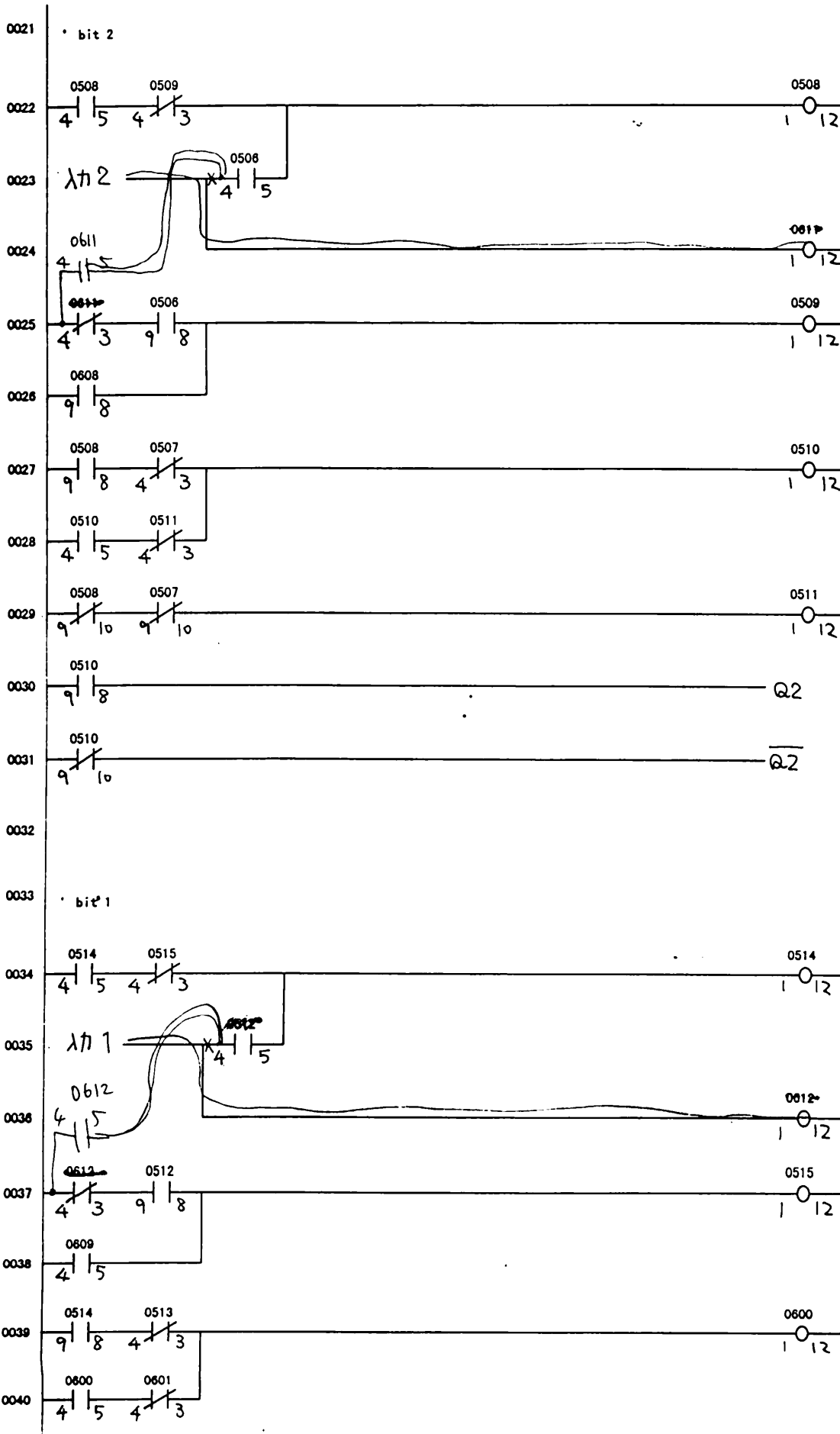
マスターリセット保持

スレ-7  
セツ

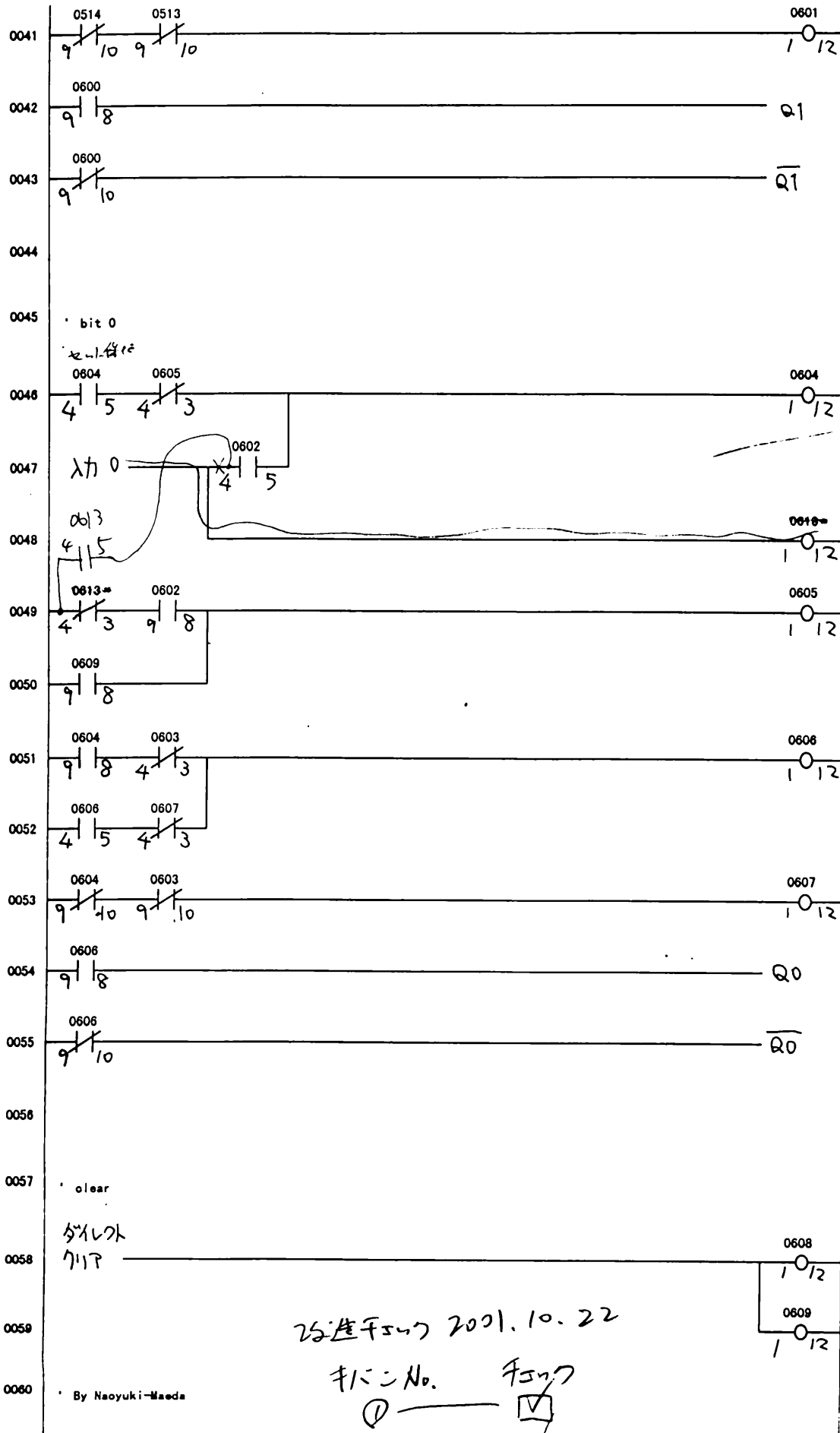
スレ-7  
セツ

これは  
そのままで  
いい

500 501  
不要 502 503 504 505  
610



4/4 73L



改定 2001.10.22

- | フィBINo. | フィソフ                                |
|---------|-------------------------------------|
| ①       | <input checked="" type="checkbox"/> |
| ②       | <input checked="" type="checkbox"/> |
| ③       | <input checked="" type="checkbox"/> |
| ④       | <input checked="" type="checkbox"/> |