

4ビットレジスタ

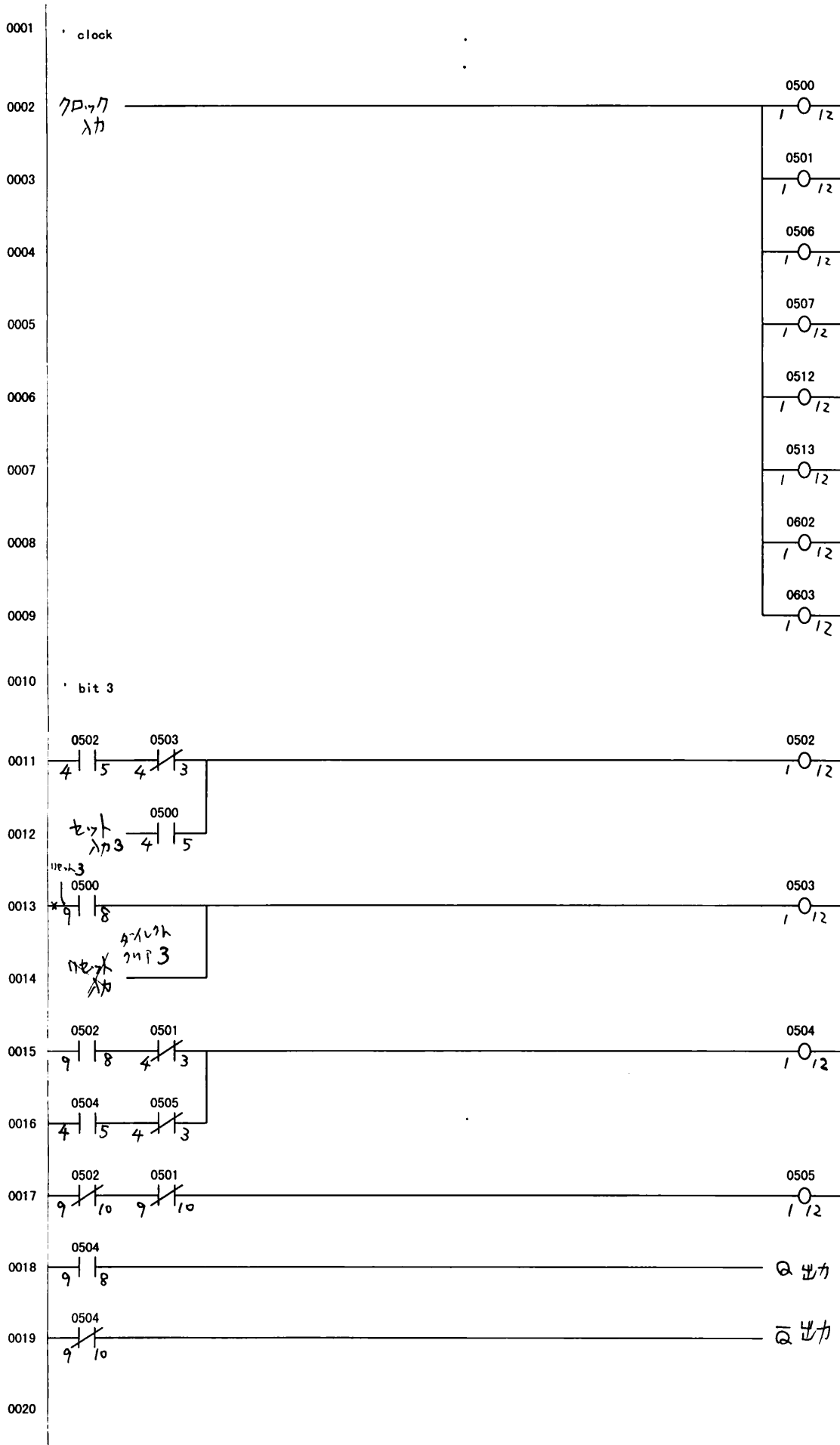
Name: LDW3. LDR (KZ300)

【ラダー図】

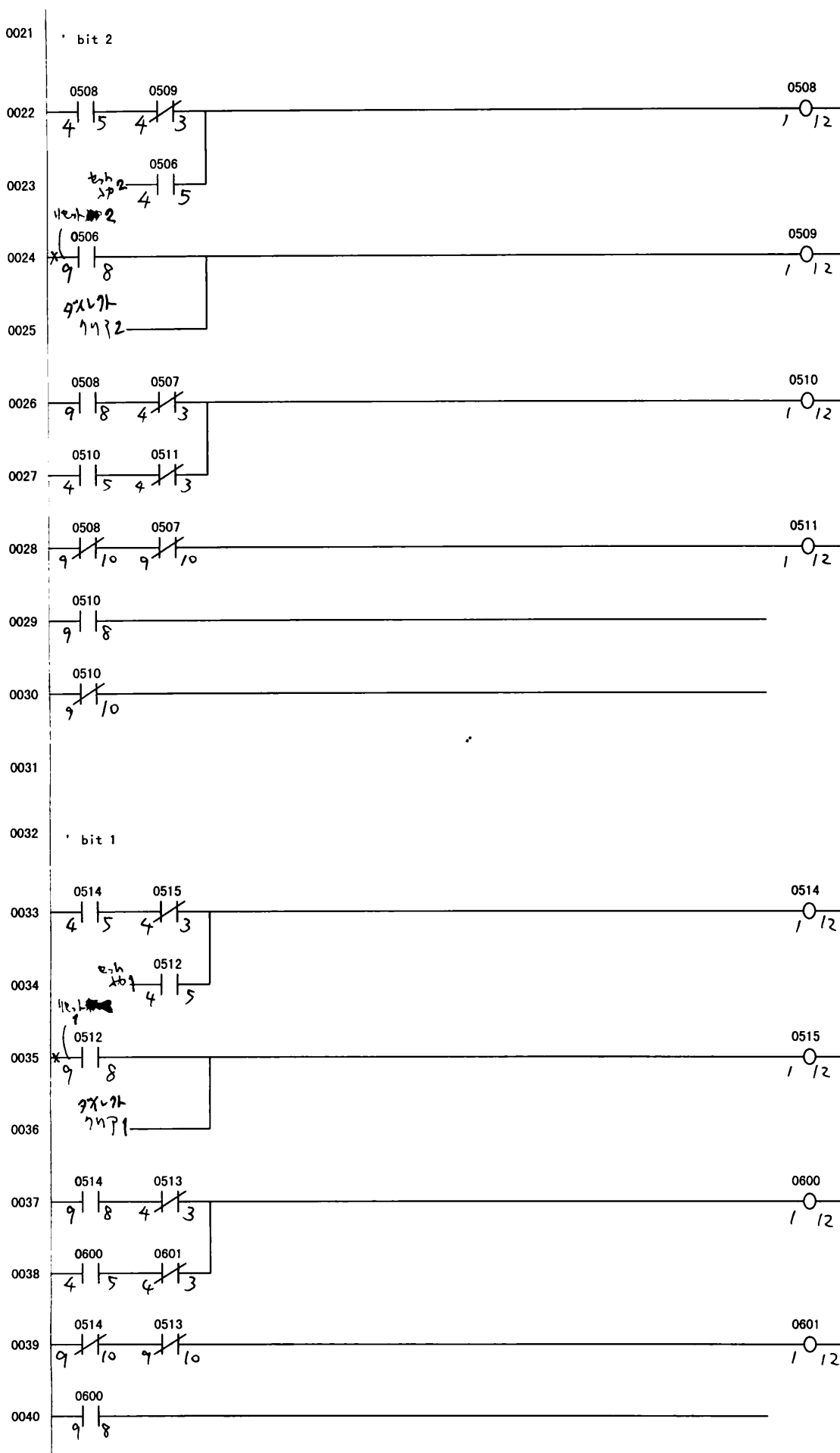
Date: 1997/12/14

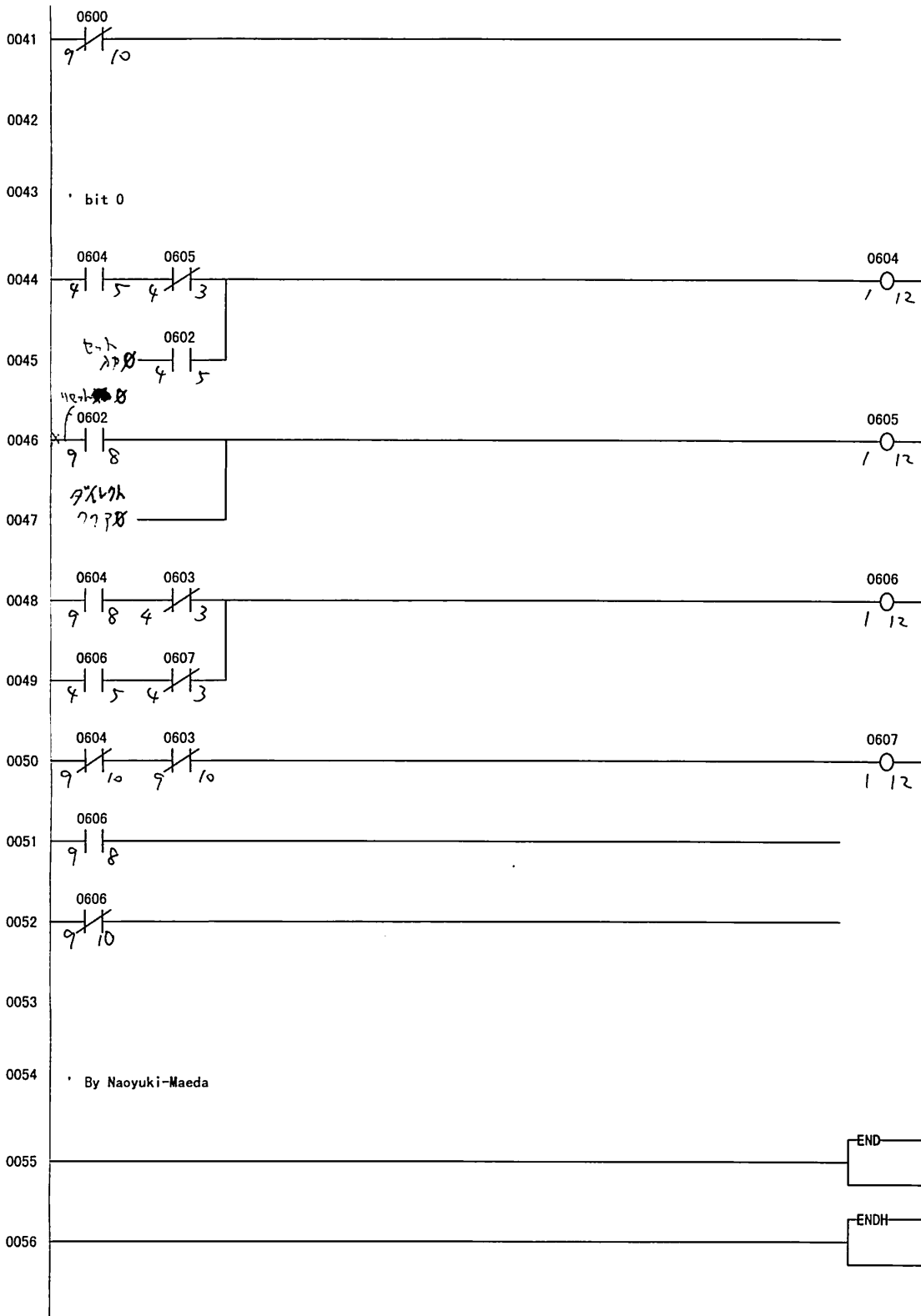
Page(1/3)

Ver 2



各ビットの出力は各ビットのラダー図で示す
 - 0500は各ビットの出力に接続する
 27 (4コ)





以下、追加

